

Zeitschrift: Bulletin des Schweizerischen Elektrotechnischen Vereins, des Verbandes Schweizerischer Elektrizitätsunternehmen = Bulletin de l'Association suisse des électriciens, de l'Association des entreprises électriques suisses

Herausgeber: Schweizerischer Elektrotechnischer Verein ; Verband Schweizerischer Elektrizitätsunternehmen

Band: 68 (1977)

Heft: 17

Titelseiten

Nutzungsbedingungen

Die ETH-Bibliothek ist die Anbieterin der digitalisierten Zeitschriften. Sie besitzt keine Urheberrechte an den Zeitschriften und ist nicht verantwortlich für deren Inhalte. Die Rechte liegen in der Regel bei den Herausgebern beziehungsweise den externen Rechteinhabern. [Siehe Rechtliche Hinweise.](#)

Conditions d'utilisation

L'ETH Library est le fournisseur des revues numérisées. Elle ne détient aucun droit d'auteur sur les revues et n'est pas responsable de leur contenu. En règle générale, les droits sont détenus par les éditeurs ou les détenteurs de droits externes. [Voir Informations légales.](#)

Terms of use

The ETH Library is the provider of the digitised journals. It does not own any copyrights to the journals and is not responsible for their content. The rights usually lie with the publishers or the external rights holders. [See Legal notice.](#)

Download PDF: 22.12.2024

ETH-Bibliothek Zürich, E-Periodica, <https://www.e-periodica.ch>

BULLETIN

des Schweizerischen Elektrotechnischen Vereins
de l'Association Suisse des Electriciens

des Verbandes Schweizerischer Elektrizitätswerke
de l'Union des Centrales Suisses d'Electricité



Page 937:
Journée d'information et de discussion sur les moteurs pas à pas

Seite 937:
Informations- und Diskussionstagung über Schrittmotoren

7/1977

Nummer 7, 3. September 1977
77. Jahrgang, Seiten 869...940
Erscheint zweimal monatlich

Numéro 7, le 3 septembre 1977
77. année, pages 869...940
Paraît deux fois par mois

Elektrotechnik – Electrotechnique

INELTEC 77

ECL

TTL

MOS

RAM

Organisation	Typ	t _{acc}	Hinw.
16×4 bit	GXB 10145	10 ns	OE
64×1 bit	GXB 10140	15 ns	OE
	GXB 10142	10 ns	OE
	GXB 10148	15 ns	OE
128×1 bit	GXB 10147	15 ns	OE
256×1 bit	GXB 10144	30 ns	OE
1 k×1 bit	GXB 10146	25 ns	OE

Organisation	Typ	t _{acc}	Hinw.
16×4 bit	3101 A	35 ns	OC
	74 S 189	50 ns	TS
	74 S 89	50 ns	OC
	82 S 25	50 ns	OC
256×1 bit	74 S 201	50 ns	TS
	74 S 301	50 ns	OC
	82 S 16	50 ns	TS
	82 S 116	40 ns	TS
	82 S 17	50 ns	OC
64×9 bit	82 S 117	40 ns	OC
	82 S 09	50 ns	OC
	82 S 10	45 ns	OC
1 k×1 bit	93415 A	45 ns	OC
	82 S 110	35 ns	OC
	82 S 11	45 ns	TS
	93425 A	45 ns	TS
	82 S 111	35 ns	TS
256×9 bit	82 S 209	60 ns	OC
	82 S 210	60 ns	TS
4 k×1 bit	82 S 400	70 ns	OC
	82 S 401	70 ns	TS

Organisation	Typ	t _{acc}	Hinw.
256×1 bit	2501*	1000 ns	stat.
256×4 bit	2101*	1000 ns	stat.
	2111*	1000 ns	stat.
	2112*	1000 ns	stat.
	2606*	750 ns	stat.
1 k×1 bit	2102*	1000 ns	stat.
1 k×4 bit	1103*	300 ns	dyn.
	2614	250 ns	stat.
4 k×1 bit	2613	250 ns	stat.
	2680	350 ns	dyn.
	2660	300 ns	dyn.
16 k×1 bit	2640	350 ns	dyn.

LOC MOS

64×1 bit	HEF 4505 P	150 ns	stat.
256×1 bit	HEF 4720 P*	150 ns	stat.
256×4 bit	HEF 4721 P*	150 ns	stat.
1 k×1 bit	HEF 4736 P	150 ns	stat.

* Speicher-Familie

PROM

32×8 bit	GXB 10139	20 ns	OE
256×4 bit	GXB 10149	25 ns	OE

32×8 bit	82 S 23	50 ns	OC
	82 S 123	50 ns	TS
256×4 bit	82 S 27	40 ns	OC
	82 S 126	50 ns	OC
	82 S 129	50 ns	TS
256×8 bit	82 S 114	60 ns	TS
512×4 bit	82 S 130	50 ns	OC
	82 S 131	50 ns	TS
512×8 bit	82 S 115	60 ns	TS
	82 S 140	60 ns	OC
	82 S 141	60 ns	TS
1 k×4 bit	82 S 136	60 ns	OC
	82 S 137	60 ns	TS
1 k×8 bit	82 S 180	60 ns	OC
	82 S 181	60 ns	TS
	82 S 2708	60 ns	TS
2 k×4 bit	82 S 184	100 ns	OC
	82 S 185	100 ns	TS
2 k×8 bit	82 S 190	70 ns	OC
	82 S 191	70 ns	TS

256×8 bit	1702 A*	1 μs	P-Kanal
512×8 bit	2704*	450 ns	N-Kanal
1 k×8 bit	2708*	450 ns	N-Kanal

* EPROM = Lösch- und programmierbarer Festwert-speicher

ROM

Hinweise

OE = Ausgänge mit offenem Emitter
 OC = Ausgänge mit offenem Kollektor
 TS = „Three state“-Ausgänge
 stat. = statischer Betrieb
 dyn. = dynamischer Betrieb
 t_{acc} = Zugriffszeit

32×8 bit	82 S 223	50 ns	TS
	82 S 224	50 ns	OC
256×4 bit	82 S 226	50 ns	OC
	82 S 229	50 ns	TS
256×8 bit	82 S 214	60 ns	TS
512×4 bit	82 S 230	50 ns	OC
	82 S 231	50 ns	TS
512×8 bit	82 S 215	60 ns	TS
	82 S 240	60 ns	OC
	82 S 241	60 ns	TS
1 k×4 bit	8228	70 ns	
1 k×8 bit	82 S 280	70 ns	OC
	82 S 281	70 ns	TS
2 k×8 bit	82 S 290	100 ns	OC
	82 S 291	100 ns	TS

512×8 bit	2530	700 ns	P-Kanal
1 k×8 bit	2607	450 ns	N-Kanal
	2608	450 ns	N-Kanal
2 k×4 bit	2580	950 ns	P-Kanal
2 k×8 bit	2600	300 ns	N-Kanal
	2616	450 ns	N-Kanal
4 k×8 bit	2617	450 ns	N-Kanal
	2632	500 ns	N-Kanal

Zeichengeneratoren

64×8×5 bit	2513*	600 ns	P-Kanal
64×6×8 bit	2516*	600 ns	P-Kanal
64×9×9 bit	2526*	700 ns	P-Kanal
128×7×9 bit	2609*	500 ns	N-Kanal

* sowohl mit Standardprogramm, als auch nach Kundenspezifikation programmiert-lieferbar.

Philips AG Elcoma Postfach 8027 Zürich Tel. 01/44 22 11



Bauelemente
für die
Elektronik

PHILIPS

elcoma